

Zamawiający:

Uniwersytet Warszawski  
ul. Krakowskie Przedmieście 26/28  
00-927 Warszawa

Adres do korespondencji:

Wydział Fizyki Uniwersytetu Warszawskiego  
ul. Pasteura 5, 02-093 Warszawa  
fax (0 22) 55 32 597

**Do wszystkich zainteresowanych**

**INFORMACJA O UNIEWAŻNIENIU POSTĘPOWANIA (W CZĘŚCI 5)**

W oparciu o art. 92 ust. 1 pkt. 7 ustawy z dnia 29 stycznia 2004 r. Prawo zamówień publicznych (tekst jednolity Dz. U. z 2018, poz. 1986 ze zm.) zwanej dalej „ustawą”, Zamawiający informuje, że postępowanie o udzielenie zamówienia publicznego, przeprowadzone w trybie przetargu nieograniczonego, pn.: „Dostawa sprzętu komputerowego”, o numerze: WF-37-03/19, zostało unieważnione w części 5.

Postępowanie zostało unieważnione na podstawie art. 93 ust 1 pkt 1 ustawy – w części 5 postępowania nie złożono żadnej oferty niepodlegającej odrzuceniu.

**INFORMACJA O OFERTACH ODRZUCONYCH W CZĘŚCI 5**

Działając w oparciu o art. 89 ust. 1 pkt. 2 ustawy Zamawiający odrzucił ofertę nr 6, złożoną przez Wykonawcę Spinel Sp. z o.o., 50-449 Wrocław, ul. Podwale 75. Treść oferty nie odpowiada treści specyfikacji istotnych warunków zamówienia (dalej „SIWZ”) w następującym zakresie:

Zamawiający wskazał w szczegółowym opisie przedmiotu zamówienia, że klaster ma być wyposażony w procesory w 100% zgodne z klasą procesorów AMD, przystosowane do pracy minimum w parach, posiadające minimum 64 rdzenie, wyposażone w kontroler PCI Express minimum w wersji 4.0”. Zamawiający nie dopuszczał rozwiązań równoważnych, dotyczących procesorów.

Wykonawca zaoferował klaster wyposażony w procesory w 100% zgodne z klasą procesorów AMD, przystosowane do pracy minimum w parach, posiadające 32 rdzenie 64 wątki o wydajności procesorów równoważnej 64 rdzeniom innych procesorów np. procesora AMD Opteron 6276.

Wykonawca wskazał również w treści oferty, że zaproponowane procesory należy uznać za rozwiązanie równoważne w stosunku do wymagań Zamawiającego:

*„Wynik wydajności dwóch procesorów AMD Opteron 6276 posiadających razem 24 rdzenie wynosi w teście SPEC int\_rate2006 480 punktów co na 32 rdzenie daje wydajność 15 punktów na rdzeń.*

*Oferowany przez nas procesor to procesor AMD Epyc 7601 który w tym samym teście SPEC int\_rate2006 przy 2 procesorach osiąga 2360 punktów co daje wydajność 36,87 punktów na rdzeń . Tym samym oferowany procesor 32 rdzeniowy jest równoważny poprzednim procesorom o rdzeniach mniej wydajnych. Zamawiający nie określił wydajności zaproponowanej - 32 rdzenie oferowane są równoważne do 64 rdzeni innych.*

*Procesory wyposażone w kontroler PCI Express w wersji 3.0 (równoważne do 4.0 ponieważ Zamawiający nie wymagał żadnego slotu PCI Express wersji 4.0 lub innej i nie podał żadnego parametru równoważności). Tym samym wymaganie kontrolera PCI Express wersji 4.0 jest spełnione – wszystkie jego funkcje są spełnione.”*

Zamawiający nie może zgodzić się z opinią Sprzedawcy.

Sprzedawca porównał wydajność obliczeniową 32 rdzeniowego procesora AMD Epyc 7601, z układem dwóch procesorów AMD Opteron 6276 pracujących w parze. Na podstawie wyniku tego porównania sformułował wniosek, że 32 rdzeniowy procesor AMD Epyc 7601 jest równoważny 64 rdzeniowemu procesorowi jakiego żądał zamawiający. Tym samym Sprzedawca potwierdził, że zaoferowany sprzęt nie posiada 64 rdzeni, żądanych przez Zamawiającego.

Zaoferowany procesor nie spełnia równocześnie drugiego żadanego warunku: nie posiada kontrolera PCI Express w wersji minimum 4.0. Sprzedawca podkreślił w treści oferty, że czuje się zwolniony z obowiązku spełnienia tego warunku z dwóch powodów:

1. Zamawiający nie podał żadnego parametru równoważności,
2. Zamawiający nie wymagał żadnego slotu PCI Express w wersji 4.0.

Zamawiający nie podał żadnego parametru równoważności ponieważ ich nie dopuszczał. Ponadto Zamawiający uważa, że zastrzeżenie 2 jest nieuzasadnione. Procesor jest podzespołem autonomicznym, który można w każdej chwili zamontować w innym układzie komputerowym, wspierającym interfejs PCI Express w wersji 4.0.

Z uwagi na powyższe Zamawiający podjął decyzję o odrzuceniu oferty Wykonawcy jako niezgodnej z SIWZ.

Z poważaniem,

Prodziekan ds. finansowych  
Wydziału Fizyki UW  
Prof. dr hab. Adam Babiński